



# 多チャンネルADCに学ぶ プロの基板設計ノウハウ

### 第3回 信号源間が共通グラウンド上にあるマルチチャンネルADCのループ電流の対策設計

中村 黄三 Kozo Nakamura

## グラウンド・パターンを流れる ループ電流はノイズの原因

波高値は前段アンプで100倍に増幅された結果なので、アンプ入力での換算値RTI(Refer To Input)では、配線抵抗 $R_W$ の両端に約12.5 mVの電位差 $V_N$ が生じ

