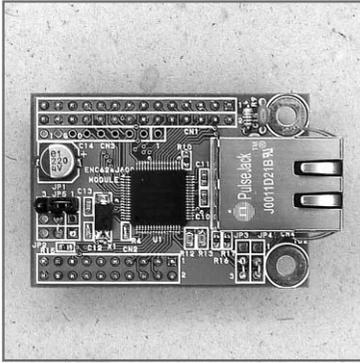


デジタル IC 探訪



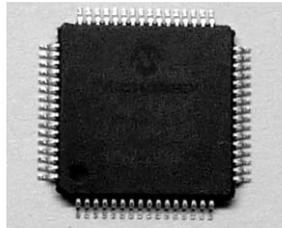
MACアドレス割り当て済み,
セキュリティ・エンジン搭載

100Base-TX 対応イーサネット・ コントローラ ENC624J600

外丸 順一
Junichi Tomaru

写真1

100Base-TX 対応イーサ
ネット・コントローラ
ENC624J600
12 mm 四方の 64 ピン
TQFP で小型機器への組み
込みが容易



マイクロチップ テクノロジーから小型機器向け
100Base-TX 対応イーサネット・コントローラ
ENC624J600(写真1)がリリースされました。

本稿では、ENC624J600 の特徴と 10Base-T 対応
ENC28J60 との性能比較について紹介します。

工場出荷時に MAC アドレスを 書き込み済み

ENC624J600 のブロック図を図1に示します。
ENC624J600 の主な特徴を以下に示します。

- 10Base-T, 100Base-TX 対応コントローラ
 - MAC および 10/100Base-TX PHY 内蔵
 - 24 K バイトの送受信用および汎用 SRAM 内蔵
 - Half/Full Duplex, 自動ネゴシエーション対応
 - ハードウェアによるセキュリティ・エンジン搭載
 - SPI および 8/16 ビット・バス・インターフェース
- 24 K バイトの送受信用バッファが内蔵されている
ので、十分なデータ処理を行うことができます。

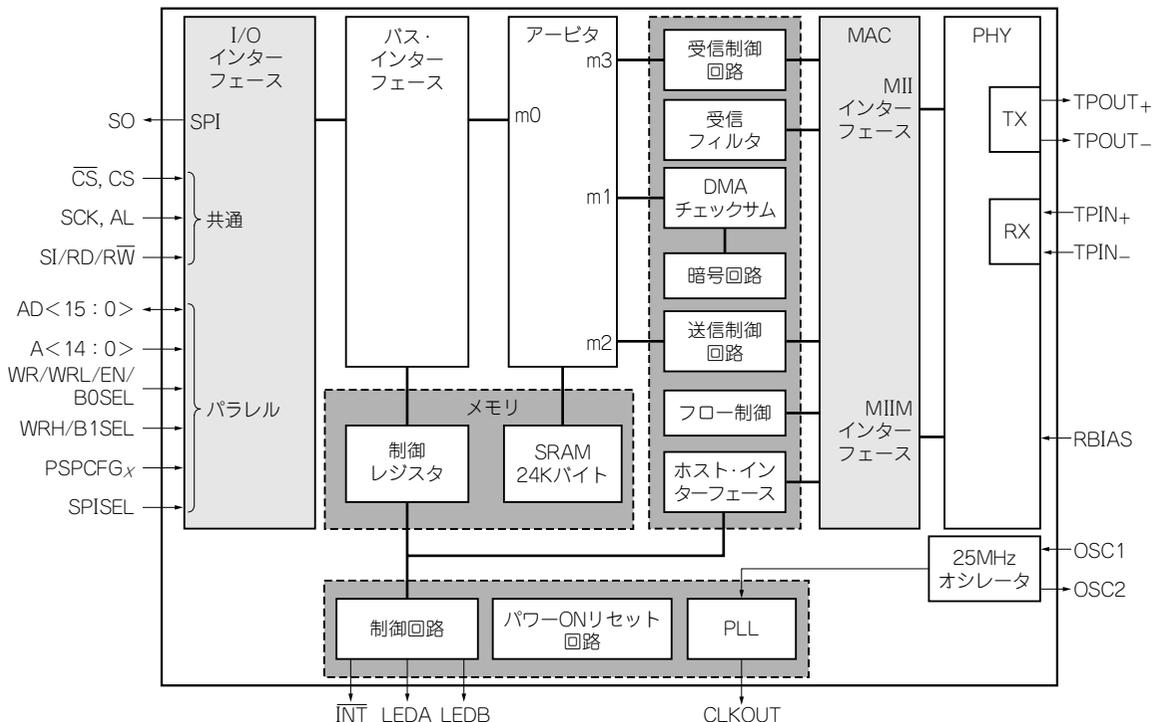


図1 100Base-TX 対応のイーサネット・コントローラ ENC624J600 のブロック図(MII : Media Independent Interface, MIIM : Media Independent Interface Management)