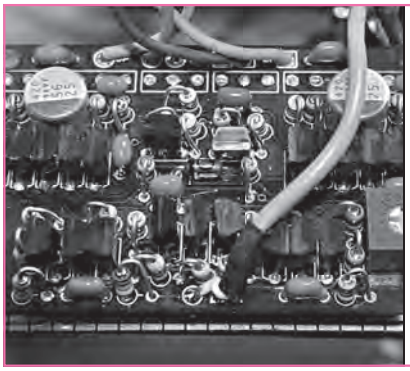
本誌のご購入はこちら



第4章 集積回路で進化した技術をフル活用した「無帰還」

# トランジスタを熟知した高性能パワー・アンプ回路

加藤 大 Dai Katoh

これまで紹介した回路技術を集約して，無帰還ながら低ひずみで駆動性能の高いパワー・アンプを構成してみましょう．**図1**に回路を示します[2]．ステレオ2チャネルで54石のトランジスタを使用しています．

## アンプの回路アーキテクチャ

アンプのアーキテクチャは，高性能化を目指すうえで戦略を左右するため重要です．本事例では，集積回路や計測回路で使われる，完全差動アーキテクチャを

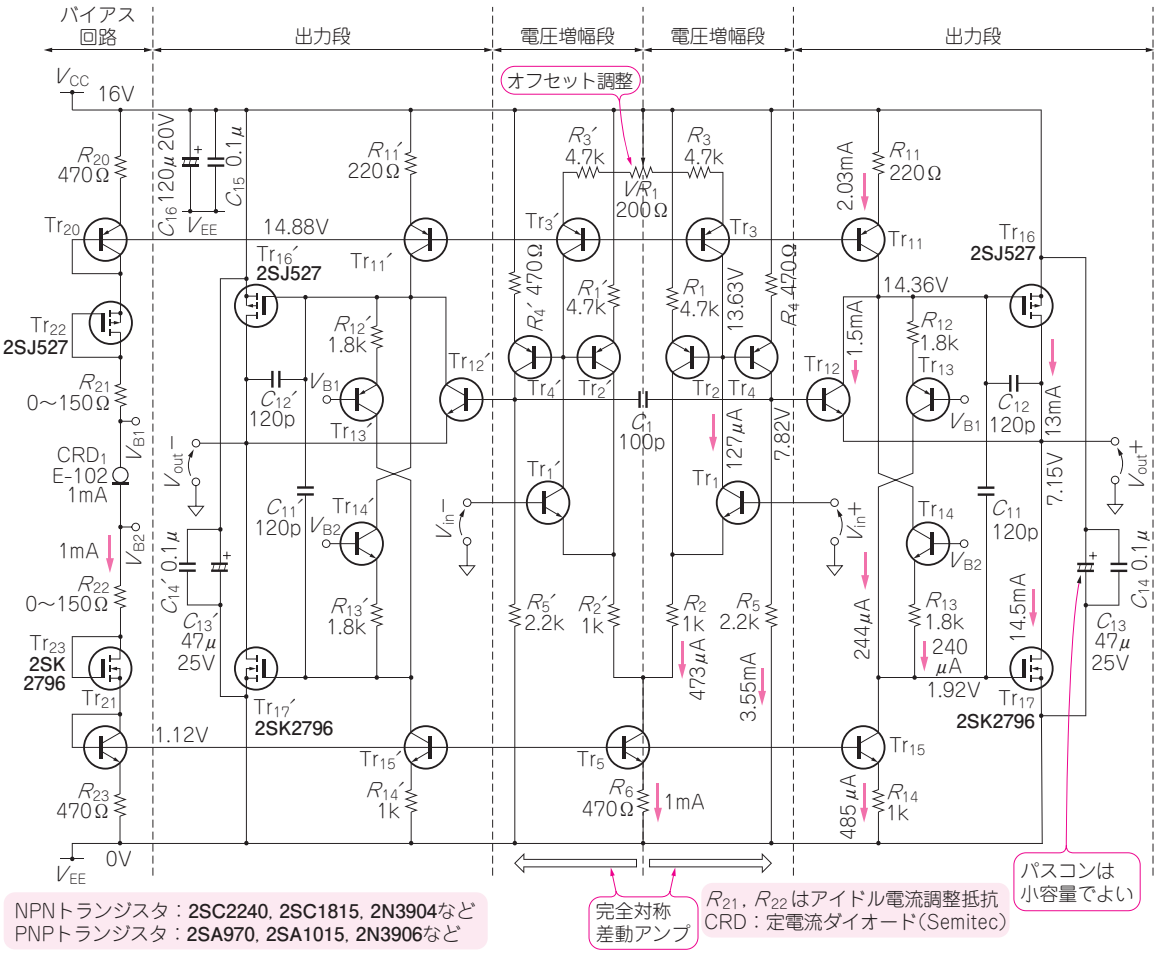



**図1　本アンプのコア回路**(片チャネル)
AB級ブリッジ出力の構成．入力から出力まで完全対称な回路．単電源16 Vで動作する