

このサイトで提供する各種ファイル類の使用について ＜利用条件１＞

2025.07.22
コンピュータ工学教育研究所

本サイトで提供している各種の無償ファイル（Verilog コード、ソフトウェア・ツール、回路図等）の使用にあたり、次の事項を踏まえた上ご利用ください。

●許可事項

- ・入手者の自学や実験
- ・教育機関における学生の教育や実験での利用
ただし、学生に対しても、利用にあたっての注意事項を周知させてください
- ・研究・開発段階における利用（最終製品に含むことは不可）
- ・利用可能対象者は日本国内に居住している者に限定

●禁止事項

- ・営利目的の利用は禁止
- ・AI（機械学習モデル、生成AI、LLM 等）の学習、再学習、ファイン・チューニング
その他データ・セットへの組み込みに使用することは禁止
本禁止事項は、直接的利用のみならず、第三者を介した利用も含む
- ・他人への譲渡は禁止
媒体は問わず譲渡は不可
ただし、許可事項にある教育機関における教員から学生への配布は除く
- ・ネット（ローカル・ネットも含む）上での公開は禁止
- ・パスワードの公開は禁止
- ・日本国外への持ち出し（媒体を問わず）および日本国外での使用は禁止

●免責事項

本サイトで提供するソフトウェア・ツール、IPコア、回路図等を含むすべてのアイテムに関して、「現状有姿（as-is）」で提供し、ダウンロード／インストール／利用して発生したいかなる損害や損失（間接的な場合も含め）について、提供者は一切責任を負わないものとします。利用者の責任にてご利用ください。

Regarding the use of various files provided on this site

< Utilization Condition 1 >

July 22, 2025

Computer Engineering Education Laboratory

Please keep the following points in mind when using the various free files (Verilog code, software tools, circuit diagrams, etc.) provided on this site.

Permitted Uses

- Self-study and experimentation by the user
- Use for student education and experimentation at educational institutions
However, please ensure that students are aware of the precautions for use.
- Use in research and development (inclusion in final products is prohibited).
- Use is limited to residents of Japan.

Prohibited Uses

- Prohibited for commercial use.
- Prohibited for use in learning, retraining, fine-tuning, or other incorporation into data sets for AI (machine learning models, generative AI, LLM, etc.).
This prohibition applies not only to direct use but also to use through third parties.
- Transfer to others is prohibited.
Transfer is not permitted regardless of the medium.
However, distribution from teachers to students at educational institutions listed in the permitted items is excluded.
- Publication on the Internet (including local networks) is prohibited.
- Disclosure of passwords is prohibited.
- Exporting to countries outside Japan (regardless of medium) and use outside Japan are prohibited.

Disclaimer

All items provided on this website, including software tools, IP cores, circuit diagrams, etc., are provided “as-is,” and the provider shall not be liable for any damage or loss (including indirect damage or loss) arising from downloading, installing, or using them. Please use them at your own risk.

Applicable Law and Jurisdiction

These Terms of Use are governed by Japanese law.
Any disputes arising from this content shall be subject to the exclusive jurisdiction of the courts of Japan as the court of first instance.

Translated with DeepL.com (free version)