

訂正とおわび

[https://toragi.cqpub.co.jp/
category/correction/](https://toragi.cqpub.co.jp/category/correction/)

本誌のバック・ナンバーにおいて、下記の箇所に誤りがありました。おわびして訂正いたします。

■ 2026年3月号

● 連載記事

p.181 図 A (a) 単体型 16 ビット ADC の算出式において以下が正しい。

$$\text{ENOB} = 16 - 2^{\lfloor \text{Log}_2(0.142) \rfloor} = 15.85 \text{ ビット}_{\text{RMS}}$$

$$\text{NFB} = 16 - 2^{\lfloor \text{Log}_2(0.978) \rfloor} = 15.02 \text{ ビット}_{\text{RMS}}$$

● 一般記事

p.191 表 1, p.192 図 2 ADP151AUJZ-3.0-R7

→ ADP151AUJZ-3.3