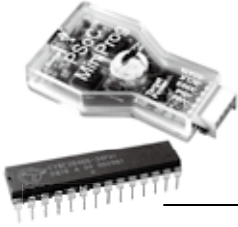


第5章 CHAPTER 5

デジタル・ブロック配線の規則や機能をLEDで見るレッスン デジタル・ブロックの活用



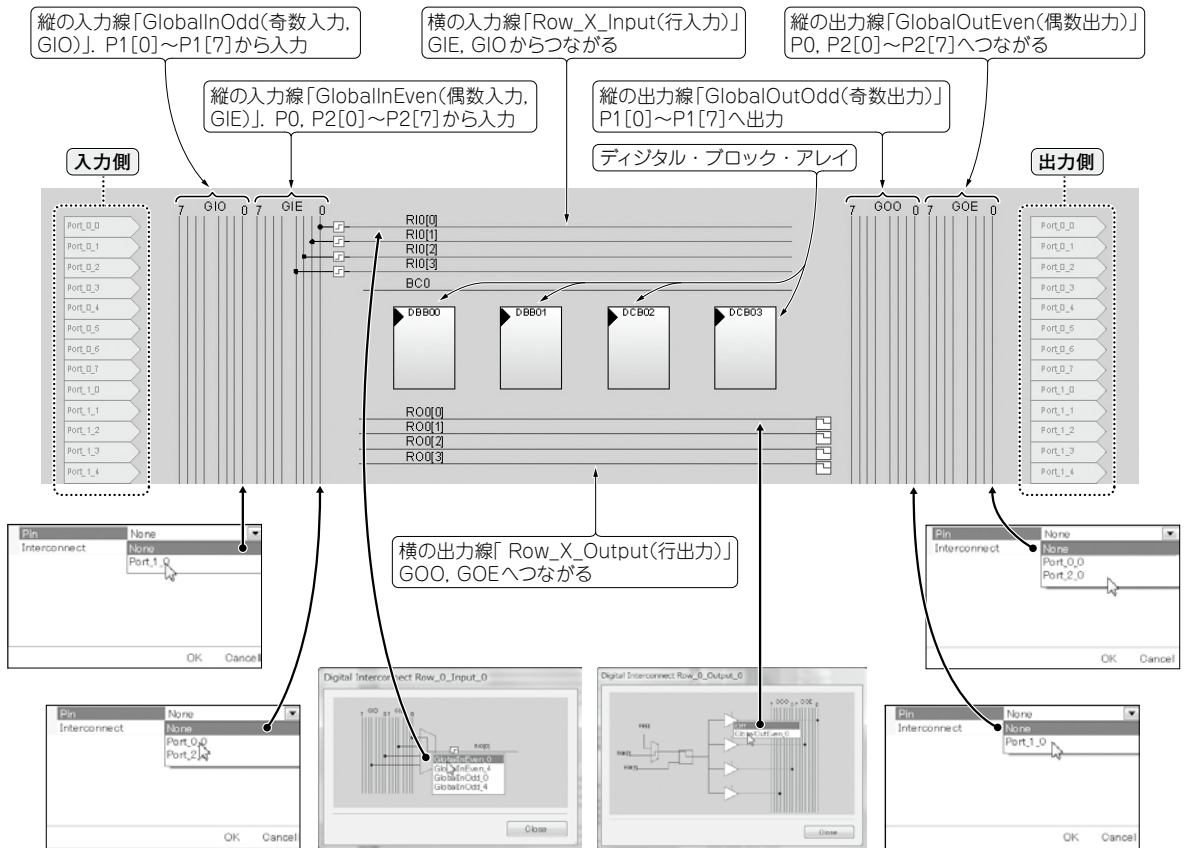
デジタル・ブロックの入力/出力を内部配線するときのルールや、アナログ・ブロックからデジタル・ブロックに入力するときを使うコンパレータなどを紹介します。レッスンではLEDを光らせて各機能の確認を行います。デザインは各レッスン共通です。

5-1 デジタル・ブロックを動かす

デジタル・ブロックの配線は縦でも横でも自由自在とはいかず、規則があります。

デジタル・ブロックはポートから縦の入力配

線「グローバル・インプット・バス：GIO, GIE」を通し、そこから横の入力配線「ROW_X_Input_N (X, Nは番号)」を経由してデジタル・ブロックへ入力します(図5-1)。また、出力は横の出力配線「ROW_X_Output_N (X, Nは番号)」に出した後、縦の出力配線「グローバル・アウト



それぞれの線を左クリックすると出てくる選択画面

図5-1 デジタル・ブロック周辺の配線