

訂正とおわび

本誌のバック・ナンバーにおいて、下記の個所に誤りがありました。おわびして訂正いたします(本誌のウェブ・ページで同様の内容を掲載しています)。 (編集部)

■ 2010年3月号

● 特集

p.90 図10 : R_p 小 $\rightarrow R_p$ 大, R_p 大 $\rightarrow R_p$ 小

p.102 左↓1行目 : 方法安 \rightarrow 方法案

● オシロスコープ

p.169 左↑2行目 : 10 ~ 250 MS/s \rightarrow
100 ~ 250 MS/s

● USBで使えるダウンロード・ケーブル

p.191 写真1 : FPGA ボード

EPC2PC20C - P18 \rightarrow KEI - EVALT/1K10

p.193 図4左下 : 10 k Ω のプルアップ抵抗削除

p.193 右↑5行目 : 電圧1.65 Vも出力できます \rightarrow 電圧1.65 Vから接続対応可能です