

## 訂正とお詫び

本誌のバック・ナンバーにおいて、下記の箇所に誤りがありませんでした。お詫びして訂正いたします。  
(編集部)

### ■ 2002年10月号

#### ● 特設記事 電流駆動型オーディオ…

p.223 図15：OPA604のピン4とピン7の電源バイパス・コンデンサの極性が逆。ピン4のコンデンサの右側の線と入力端子からのGNDラインを接続する。

### ■ 2002年11月号

#### ● 発掘!! あるある回路集

p.118 図8： $R_2$ と並列のコンデンサは $C_1$

#### ● 特集

p.206 参考文献(1)：タイムチャート→タイミング・チャート

#### ● わかる!! アナログ回路教室

p.222 図11-7(a)： $Q = \frac{X}{r} = \frac{G}{B} = \frac{1}{D}$

図11-7(b)： $Q = \frac{R}{X} = \frac{B}{G} = \frac{1}{D}$

p.223 図11-11(a)： $Z_i$ に関する式は $Z_i = \frac{v_1}{i_1} = \frac{(N_1/N_2)v_2}{(N_2/N_1)i_2} = \left(\frac{N_1}{N_2}\right)^2 \frac{v_2}{i_2} n^2 Z_L$

p.224 表11-1のキャプション：1次側に…→2次側に…

p.224 表11-1③：2次巻き線の極性を表す・印を6mm下へ移す。

#### ● HotLink トランシーバによる多重…

p.252 図5：31.25 kbps → 31.2 kbps (4か所)；図6のキャプション：31.25 kbps → 31.2 kbps；図6：31.25 kbps → 31.2 kbps (2か所)

p.253 図4：IC<sub>6</sub>はDS1100

p.254 左↓3行目および6行目：31.25 kbps → 31.2 kbps

p.254 左↓4行目：31250 → 31200

#### ● アナログ回路用DC-DCコンバー…

p.260～p.281 写真2～写真8の写真(c)：50mAはグリッドの一番上の水平線を指す。

#### ● Reader's Forum

p.281 左↓15行目：都築 義朗